



**Analista de Desenvolvimento Tecnológico III (80261)**  
**Grupo Diagnóstico de Feixe - DIG**

**Localização:** Laboratório Nacional de Luz Síncrotron localizado em Campinas/ São Paulo, Brasil.

**Atividades envolvidas**

O trabalho terá como foco o sistema de monitoramento e controle em tempo real do feixe de elétrons do acelerador e há oportunidades para aprendizagem em software, firmware e hardware.

Em software, o foco é desenvolver uma plataforma que conectará drivers e aplicações usando tecnologias modernas de sistemas distribuídos. Tal plataforma será escrita em C/C++ utilizando o framework livre ZeroMQ.

Desenvolvimentos em firmware e hardware incluem projetos de FPGA envolvendo processamento digital de sinais (DSP) e transmissão de dados em alta velocidade, programação em C/C++ para microcontroladores.

**Requisitos**

- Graduação em Engenharia da Computação.
- Conhecimento em programação C, C++.
- Experiência com controle de versão GIT e linguagem de scrip (shell ou Python).
- Pacote Office.
- Inglês avançado.

**Diferenciais:**

- Linguagem de scrip (shell ou Python).
- Conhecimento em ambientes de teste automatizados.

Interessados, favor enviar CV para [elisa.turczyn@lnls.br](mailto:elisa.turczyn@lnls.br)

No campo assunto, colocar “**Vaga 80261**”, caso contrário o CV será desconsiderado.